

信号采集与处理

6、通用 FPGA+FMC 6U CPCI信号处理模块



产品特点

- FPGA+FMC架构
- 多FPGA协处理，采用两片XILINX V6和一片V5系列FPGA；
- 双FMC HPC子卡插座
- 符合Compact PCI规范，6U结构；
- 支持千兆网络接口，支持TCP/UDP/Ip传输协议

应用领域

软件无线电系统 (SDR)
数据采集系统
通信处理系统
雷达系统

产品规格

FPGA可编程逻辑资源

XC6VLX240T-1FFG1156I x2 (信号采集与处理)

XC5VSX50T-1FFG665I x1 (全局配置与管理)

板上资源及接口

32MB NOR Flash

1GB DDRII SDRAM @ 64bit/每片V6

1路1000M 以太网口

32bit@66MHz CPCI接口

2个FMC HPC子卡插槽

1路SDI接口

尺寸：233mmx 160mm，4HP

工作温度：0~50℃ (可选-20~60℃，-40~70℃)，湿度：5%~90% (非凝结)

存储温度：-20~70℃ (可选-40~80℃)，湿度：5%~90% (非凝结)

